

# Einladung

zum AC/DC-Schaltnetzteil-Design Seminar  
am 30. September 2026 in Paderborn

## Sie benötigen Fachwissen bei der Entwicklung Ihrer AC/DC Stromversorgungen?

### Dann sind Sie bei uns genau richtig!

Erhalten Sie in einem kostenfreien Seminar von Power Integrations, MEV Elektronik Service, Itacoil und waveLAB Ruhr wesentliche Informationen zur Entwicklung Ihres Schaltnetzteils.

An diesem Tag vermitteln wir Ihnen Neues zum Thema Stromversorgung und gehen mit neuen Schaltreglerfamilien und kundenspezifischen Transformatoren auf die aktuellen Marktentwicklungen ein. Dabei zeigen wir Ihnen, wie Sie Ihr Schaltnetzteil erfolgreich designen und auch in Bezug auf EMV optimieren können.

Die praxisbezogenen Inhalte des Seminars geben Ihnen eine wertvolle Hilfestellung bei der Entwicklung von energieeffizienten und störungsfreien Schaltnetzteilen. Die Gemeinschaftsveranstaltung der oben genannten Hersteller von Schaltreglern und passiven Bauelementen sowie Messdienstleister garantiert einen umfassenden Blick unter Berücksichtigung aller relevanten Aspekte.

Das Seminar bietet genügend Zeit, um individuelle Fragestellungen zu beantworten.

### Themenschwerpunkte sind:



Schaltnetzteil-Design und Vorstellung der Schaltreglerfamilien von Power Integrations



EMV in der Praxis von waveLAB Ruhr



Übertrager/Transformator-Design von Itacoil

### Seminarort:



WELCOME HOTEL PADERBORN  
Fürstenweg 13  
33102 Paderborn  
Mittwoch, 30.09.2026 von 08:40 Uhr bis 16:30 Uhr

### Hotel:



WELCOME HOTEL PADERBORN  
Fürstenweg 13  
33102 Paderborn

### Ihre Anmeldung können Sie über diesen QR-Code durchführen:

<https://www.mev-elektronik.com/anmeldung-seminar-paderborn/>

Bitte melden Sie sich **bis spätestens** 28.08.2026 an.

Die Teilnehmerzahl ist begrenzt. Die Anmeldungen werden nach der Reihenfolge des Eingangs berücksichtigt. Sie erhalten eine gesonderte Anmeldebestätigung.



# Agenda

## AC/DC-Schaltnetzteil-Design Seminar am 30. September 2026 in Paderborn

08:15 – 08:40 Uhr *Registrierung der Teilnehmer*  
08:40 – 09:00 Uhr *Begrüßung durch Power Integrations, MEV Elektronik Service und waveLAB Ruhr*

09:00 – 10:30 Uhr **Schaltnetzteil-Design**

- Vorstellung Power Integrations und Produktübersicht
- Vorstellung und Komponentenauswahl einer Sperrwandlertopologie
- Vom Schaltplan zum Layout

*(MEV Elektronik Service / Power Integrations)*

10:30 – 11:00 Uhr *Kaffeepause*  
11:00 – 12:30 Uhr **EMV**

- Warum sind EMV-Prüfungen notwendig?  
Physikalisch / rechtlich
- Welche EMV-Prüfungen gibt es?
- EMV vs. Funk-EMV
- Definition und Grenzwerte
- Wichtige Punkte, die vom Hersteller zu beachten sind
- Erfolgreiche EMV-Bewertung

*(waveLAB Ruhr)*

12:30 – 13:30 Uhr *Gemeinsames Mittagessen*  
13:30 – 15:00 Uhr **Kundenspezifische Trafos**

- Herausforderungen zur Erstellung eines kundenspezifischen Trafos unter den Aspekten: Bauform, Preis, Performance, Zuverlässigkeit und Produzierbarkeit
- Vorstellung Leitfaden zur Reduzierung der Störaussendungen durch Optimierung des Übertragers
- Beispiele mit Auswirkungen auf das Trafo-Design

*(MEV Elektronik Service)*

15:00 – 15:30 Uhr *Kaffeepause*  
15:30 – 16:00 Uhr **Praxisbeispiele**

- Design mit dem Power Integrations Softwaretool PIXIs
  - o Schaltplan
  - o BOM
  - o Layout


*(MEV Elektronik / waveLAB Ruhr / Power Integrations)*

Ab 16:00 Uhr *Offene Diskussion / Fragen*


# Anfahrt & Parkplatz

## AC/DC-Schaltnetzteil-Design Seminar am 30. September 2026 in Paderborn


### Seminarort:

 WELCOME HOTEL PADERBORN  
Fürstenweg 13  
33102 Paderborn  
Mittwoch, 30.09.2026 von 08:40 Uhr bis 16:30

### Hotelempfehlung:

 WELCOME HOTEL PADERBORN  
Fürstenweg 13  
33102 Paderborn  
*Übernachungskosten sind nicht inklusive und müssen vom Teilnehmer übernommen werden*

### Parkplatz:

 WELCOME HOTEL PADERBORN  
Fürstenweg 13  
33102 Paderborn  
*Es stehen 68 Parkplätze à € 1,50 pro Stellplatz und Stunde zur Verfügung. Die Parkplätze befinden sich vor und hinter dem Haus. Die Parkkosten sind nicht inklusive und müssen vom Teilnehmer übernommen werden.*

